

MSc Programozható logikai eszközök alkalmazástechnikája mellékspecializáció

Méréstechnika és Információs Rendszerek Tanszék

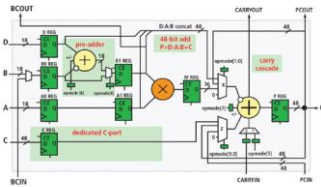
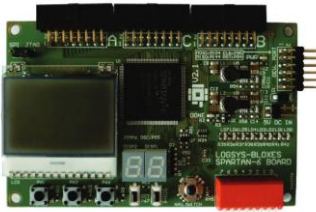
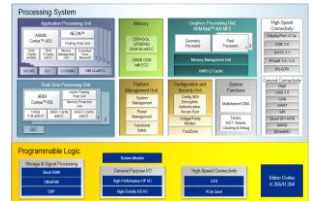
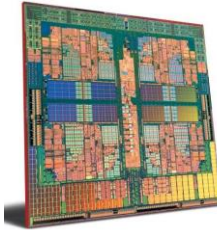


Figure 1 – The pre-adder saves 9 slices for every XbrnoeDSH4A used in a FIR filter design.



Tanszéki bemutató:

→ 2017. május 2. kedd

10¹⁵-12⁰⁰ (IE224) és

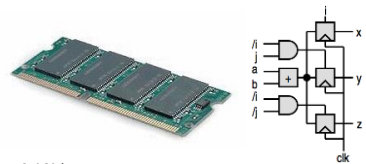
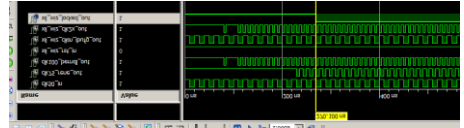
→ 2017. május 4. csütörtök,

10¹⁵-12⁰⁰ (IE224)

MSc Programozható logikai eszközök alkalmazástechnikája mellékspecializáció

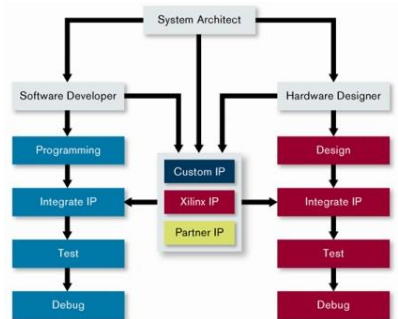
Logikai tervezés VIMIMA13 (1. Szemeszter)

- Hardverleíró nyelvek szintézisben és verifikációban
 - Verilog
 - VHDL
- Korszerű FPGA áramkörök bemutatása
 - Logikai alapelemek
 - Xilinx és Altera FPGA-k alapelemei
 - Dedikált aritmetikai elemek
 - Belső memóriablokkok
 - I/O elemek és használatuk
 - Órajel menedzsment kérdései
 - FPGA áramkörök konfigurációja
- Külső perifériák illesztése
 - Soros interfészek (UART, SPI, I2C, I2S)
 - Videó interfészek
 - Buszrendszerek (PCI, PCIe, Local Bus, Link Port)
 - Külső memóriák illesztése (SRAM, SDRAM, DDR memóriák)



Mikrorendszerek tervezése VIMIMA14 (2. szemeszter)

- Dedikált és általános célú mikrorendszerek
 - Mikrovezérlők belső felépítése
 - Konfigurálható mikroprocesszor struktúrák
- FPGA alapú mikrorendszerek
 - Funkcionális modulok (IP) alkalmazása
 - FPGA alapú 8- 16- és 32- bites mikrovezérlők
 - Hardver-szoftver szétválasztás
 - Hardveres gyorsító rendszerek
- FPGA alapú mikrorendszerek hardver fejlesztése
 - Xilinx EDK megismerése
 - Gyári IP magok összeépítése
 - Saját periféria létrehozása
- Firmware- és szoftverfejlesztési eszközök a gyakorlatban
 - Hardver-szoftver együttes fejlesztés
 - Beágyazott logikai analizátor
 - Hardver-szoftver együttes tervezés
 - Mikrokernel és Linux operációs rendszerek
- Linux operációs rendszerek használata SoPC platformon
 - Operációs rendszer rétegei
 - BSP (Board Support Package) kialakítása
 - Kernel fordítás saját hardver platformon
 - Kernel modul (driver) fejlesztése egyedi IP modulhoz



MicroBlaze ARM®

MSc Programozható logikai eszközök alkalmazástechnikája mellékspecializáció

Heterogén számítási rendszerek VIMIMA15 (2. szemeszter)

- Nagyteljesítményű számítástechnika megoldásai
 - Szuperszámítógépek, clusterek, gridek
 - Heterogén rendszerek: FPGA és GPU alapú struktúrák
- Szerver architektúrák, kommunikációs interfészek
 - Többszálú végrehajtás, vektorizáció
 - OpenMP, MPI
- GPU-k általános célú felhasználása
 - GPU-k felépítése
 - Programozási modell: CUDA és OpenCL
 - GPGPU beágyazott rendszerekben
- FPGA alapú újrakonfigurálható eszközök
 - Parciális újrakonfigurálás lehetőségei, fejlesztési lépései
 - Magas szintű szintézis
 - C nyelven alapuló megoldások (pl. Vivado HLS)
 - OpenCL alapú hardver szintézis
 - Gyorsítóegységek rendszerbe illesztése

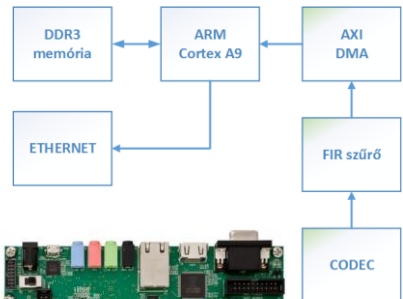


FPGA Tervezői laboratórium VIMIMB04 (3. Szemeszter)

A félév során egyetlen komplex Xilinx FPGA alapú beágyazott rendszert tervezünk meg, amely tartalmaz egy beágyazott 32 bites ARM mikrovezérlőt, Ethernet alapú PC-s kapcsolatot, sztereó audió CODEC interfészt és a hozzá kapcsolódó jelfeldolgozó egységet.

Tematika

- Bevezetés, feladat definiálása, technikai specifikáció elkészítése
- Audió CODEC interfész hardveres megvalósítás
- Jelfeldolgozó mag implementálása
- Audió alrendszer funkcionális teszt
- Processzoros alrendszer tervezése
- Jelfeldolgozó alrendszer integrálása a processzoros rendszerbe
- Teljes processzoros rendszer funkcionális teszt
- Beágyazott szoftver fejlesztése



MSc Programozható logikai eszközök alkalmazástechnikája mellékspecializáció

Korábbi szakdolgozat és diplomatervezési témák

- 3D képfeldolgozás NI FPGA platformon
- A Commodore VIC chip megvalósítása FPGA-val
- Affin transzformációs egység vizsgálata
- Android rendszer vizsgálata Xilinx Zynq platformon
- C alapú hardverleíró nyelv vizsgálata
- CAN interfész tervezése FPGA áramkörrel
- De-interlacer FPGA megvalósíthatóságának vizsgálata
- Digitális videofeldolgozás FPGA-val
- Display Port optikai extender
- Ethernet analízátor tervezése FPGA áramkörrel
- FPGA alapú digitális oszcilloszkóp
- FPGA alapú IEEE 1588 óraszinkronizáció
- FPGA alapú JTAG tesztvezérlő egység tervezése
- Gigabites mérésadatgyűjtés
- Képszenzor illesztése Xilinx Zynq7000 kártyához
- Lebegőpontos műveletvégző egység
- Logsys Bluetooth adapter vizsgálata
- Memória profiling lehetőségeinek vizsgálata
- Mintaillesztés GPU gyorsítási lehetőségei
- MIPI CSI-2 kamera interfész megvalósítása FPGA áramkörön
- MP3 dekóder megvalósítása FPGA áramkörrel
- NI cRIO analóg bemeneti modul tervezése
- Many-core feldolgozó egység FPGA megvalósítása
- Rank (medián) szűrő megvalósítása GPU-val
- Robotkar vezérlése LabVIEW FPGA környezetben
- Sejtfelismerés GPU-val
- Szoftverrádió vizsgálata FPGA-s környezetben
- Vesztésmentes audió tömörítés
- Videó átméretező egység tervezése FPGA-val
- Vivado HLS szintézis alkalmazása
- XSOC rendszer APB busszal megvalósítása

Kutatási témák

- FPGA alapú tervezés
- Nagysebességű nyomtatott áramkörök tervezése
- Multicore rendszerek FPGA tervezési módszertana
- Beágyazott operációs rendszerek FPGA platformon
- Digitális jelfeldolgozás
- Párhuzamos, többcsatornás szűrőstruktúrák
- Speciális szorzó eljárások
- Soros aritmetikák
- Képfeldolgozás
- Nemlineáris szűrők
- Valós idejű videórendszerek
- Nagyteljesítményű számítástechnika
- Újrakonfigurálható számítógépek
- Alkalmazáspecifikus processzor architektúrák
- Masszívan párhuzamos számítási rendszerek
- Beágyazott rendszerek
- Egycsipes rendszerek (SoPC)
- Elosztott buszrendszerek, buszhálózatok
- Többprocesszoros rendszerek
- Szenzorhálózatok
- Akusztikus lokalizáció
- Speciális szenzorkártyák
- Vezetéknélküli mérőrendszerek

Specializáció-felelős: dr. Fehér Béla (feher@mit.bme.hu)